ИЗВЕЩЕНИЕ № 16

9 оп. 07.91
9 раз. } 21.01.92
б/в
эл.пров. } 21.01.92
загр.

ВК-36

2

МИКРОСХЕМА 734ТВ14-I

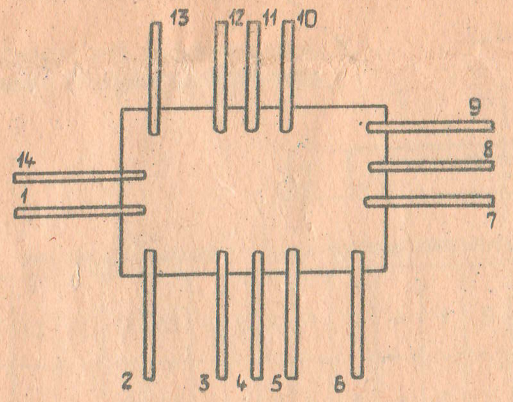
ЭТИКЕТКА

ПОЛУПРОВОДНИКОВАЯ ИНТЕГРАЛЬНАЯ МИКРОСХЕМА 734ТВ14-I

Основное назначение: двойной Ј-К триггер

78

Схема расположения выводов



446313953

358ф-88г.

Интегральная микросхема в таре-спутнике УП4.170.067

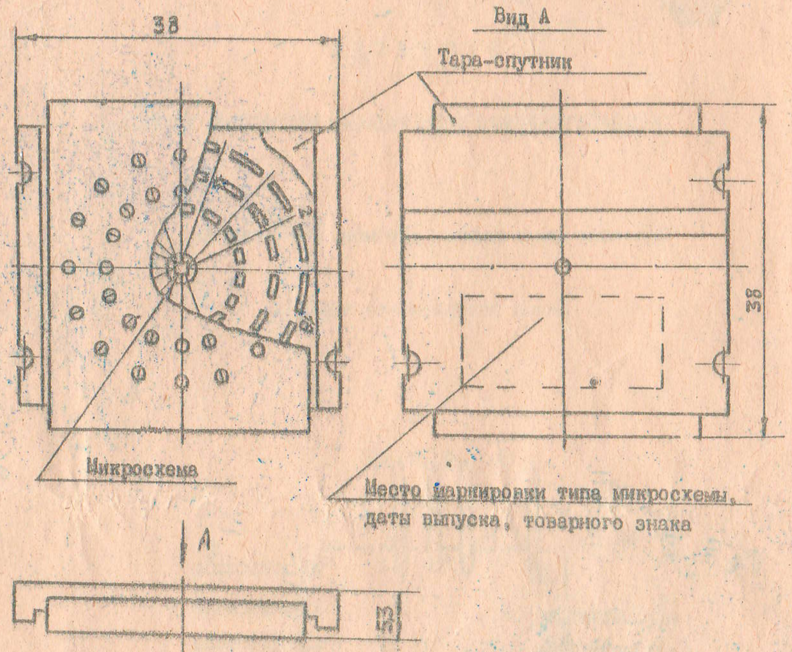

38
Вид А
Тара-спутник
38
Микросхема
Место маркировки типа микросхемы, даты выпуска, товарного знака
А
13

Таблица соответствия выводов тары с выводами микросхемы

Номер вывода микросхемы	I	2	3	4	5	6	7	8	9	I0	II	I2	I3	I4	-	-
Номер вывода тары	I	2	3	4	5	6	7	8	9	I0	II	I2	I3	I4	I5	I6

УКАЗАНИЯ ПО ЭКСПЛУАТАЦИИ

Микросхемы, выпускаемые по бК0.347.200ТУ, должны применяться и эксплуатироваться в строгом соответствии с требованиями бК0.347.200ТУ.

При монтаже микросхемы должны быть приняты меры, исключающие соприкосновение выводов с кристаллом прибора и перегиб вывода на инструменте с острыми краями.

Не допускается пережатие (расплющивание) выводов. Длина вывода от места пайки (сварки) до защитного покрытия микросхемы должна быть не менее 0,6 мм и не более 4 мм.

При длине вывода более 4 мм необходимо промежуточное крепление.

Для крепления микросхем необходимо использовать составы, не растворяющие защитное покрытие микросхем. При монтаже микросхем в герметизированную гибридную микросхему не допускается наличие внутри корпуса гибридной микросхемы паров этилового спирта, дибутилфталата, этилцеллозольва, полиэтиленполиамина и других веществ, разрушающих защитное покрытие микросхем.

Рекомендуется дополнительная просушка гибридной микросхемы перед герметизацией при температуре не более +125°С.

Выводы микросхемы при монтаже рекомендуется присоединять сваркой.

При монтаже микросхемы должны быть приняты меры, исключающие перегрев кристалла с защитным покрытием выше +125°С. Монтаж микросхем должен осуществляться в условиях микроклимата или в помещениях с относительной влажностью не более 60% при температуре +23±2°С.

Установка и извлечение микросхемы из тары-спутника и контактирующих устройств при измерениях электрических параметров должны производиться при выключенном источнике питания и снятом электростатическом напряжении.

Технические условия бК0.347.200ТУ

Дата выпуска 9102

ШТАМП ОТК ОТК256

ЛК410

ШТАМП ПРЕДСТАВИТЕЛЯ ЗАКАЗЧИКА 34

Допустимые режимы эксплуатации

Наименование параметра	Норма
Напряжение на входе относительно "земли", В, не более	5,5
Максимальное напряжение на выходе закрытой микросхемы, В, не более	4,5
Положительное напряжение, прилагаемое к выходу микросхем (при этом микросхемы обеспечивают втекающий ток не более 50 мкА), В, не более	5,5
Статическое отрицательное напряжение на входе микросхем при напряжении между эмиттерами, не превышающем 5,5 В, В, не более	I,5
Рассеиваемая мощность, мВт, не более	
а) при t окр. до +I00°C	I00
б) при t окр. до +I25°C	55
Емкость нагрузки, пФ, не более	200
Частота переключения микросхем, МГц, не более	3,0

Содержание драгоценных металлов в I000 шт. микросхем

золото 2,3442г

палладий 0,060Iг

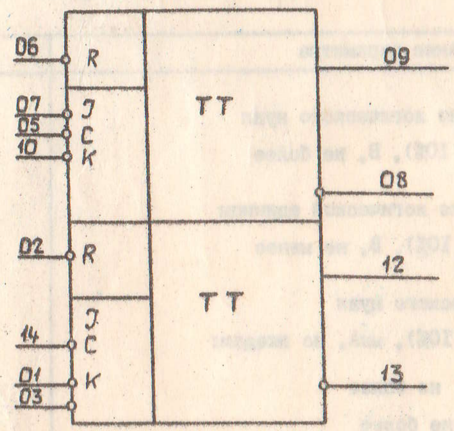
в том числе:

золото 0,0II4 г/мм на I4 выводах длиной $I4^{+I}$ мм

палладий 0,0003 г/мм на I4 выводах длиной $I4^{+I}$ мм

358ф-88г.

Схема электрическая функциональная



Ц е п ь	Контакт
Вход стробирующий, Ср	0I
Вход "установка", R	02
Информационный вход, К	03
Питание $U_{и.п}$	04
Вход стробирующий, Ср	05
Вход "установка", R	06
Информационный вход, J	07
Выход инвертирующий	08
Выход неинвертирующий	09
Информационный вход, К	I0
Земля	II
Выход неинвертирующий	I2
Выход инвертирующий	I3
Информационный вход, J	I4

Основные электрические параметры
(при температуре окружающей среды +25±10°С)

Наименование параметра	Норма
Выходное напряжение логического нуля (при $U_{и.п}$ = 5 В ± 10%), В, не более	0,3
Выходное напряжение логической единицы (при $U_{и.п}$ = 5 В ± 10%), В, не менее	2,4
Входной ток логического нуля (при $U_{и.п}$ = 5 В ± 10%), мкА, по входам:	
– информационным, не более	180
– стробирующему, не более	360
– "сброс", не более	360
Входной ток логической единицы, мкА, (при U вх = 5,5 В; $U_{и.п}$ = 5 В ± 10%) по входам:	
– информационным, не более	120
– стробирующему, не более	360
– "сброс", не более	360
Входной ток логической единицы, мкА, (при U вх = 2,4 В; $U_{и.п}$ = 5 В ± 10%) по входам:	
– информационным, не более	12,0
– "сброс", не более	36,0
Ток короткого замыкания, мА,	
не менее	|-2|
не более	|-3 0|
Ток утечки, мкА, не более	12,0

Продолжение

Наименование параметра		Норма
Ток потребления, мА, не более		3,2
Входная емкость, пФ, не более		
по входам:	1	14
	2	10,5
	3	3,5
	5	14
	6	10,5
	7	3,5
	8	–
	9	–
	10	3,5
	11	–
	12	–
	13	–
	14	3,5
Время задержки распространения при включении по стробирующему входу, нс, не более		200
Напряжение питания, В		5,0±10%